

М.Г.Карповский, В.Н.Рухинский, Н.С.Керсакос

ИСПОЛЬЗОВАНИЕ КОРРЕКТИРУЮЩИХ КОДОВ ДЛЯ
ОБНАРУЖЕНИЯ И ИСПРАВЛЕНИЯ ОШИБОК В
КОНЕЧНЫХ АВТОМАТАХ

I. Синтез дискретных устройств с обнаружением и исправлением ошибок (подобно синтезу устройства без коррекции ошибок) целесообразно разбить на 3 этапа: абстрактный синтез, структурный синтез и комбинационный синтез.

На этапе абстрактного синтеза определяется число состояний устройства (объем памяти) и переходы между состояниями под действием входных сигналов.

На этапе структурного синтеза выбирается кодирование состояний и входных сигналов и строится булева функция, описывающая работу комбинационной части синтезируемого устройства.

На этапе комбинационного синтеза производится минимизация построенных булевых функций и строится структурная схема устройства.

Учет того обстоятельства, что синтезируемое устройство должно обладать способностью коррекции ошибок целесообразно производить уже на этапах абстрактного и структурного синтеза, так как при этом в общем случае удается избежать избыточности, требуемой для коррекции ошибок заданной кратности. Известно в настоящее время несколько методов избежания избыточ-

ности для коррекции ошибок как правило недостаточно полно учитывают конкретные особенности функций, реализуемых синхронизированным устройством. В данном сообщении описывается метод синтеза дискретных устройств с коррекцией ошибок, при использовании которого требуется избыточность существенно учитывает функции, реализуемые устройством, что в ряде случаев позволяет повысить абсолютную избыточность.

2. Будем считать, что входные сигналы для синхронизированного автомата не подвержены влиянию ошибок. В этом случае "истинное" состояние автомата восстанавливается по ошибочному состоянию и по входному сигналу.

Разобьем множество входных сигналов автомата на n непересекающихся подмножеств $\lambda_1, \lambda_2, \dots, \lambda_n$.

Возьмем состояния автомата двучными наборами так, чтобы расстояние Хэмминга между любыми двумя наборами, соответствующими состояниям, в которых автомат может находиться при входных сигналах из одного и того же подмножества λ_i было бы не меньше $2\ell + 1$. Тогда, как показано в /1/, в автомате может быть исправлена ℓ -кратная ошибка.

Описанное выше кодирование состояний автомата может быть осуществлено следующим образом. "Расцепим" каждое состояние исходного автомата a_j из $N_A(a_j)$ эквивалентных состояний, где $N_A(a_j)$ - число подмножеств λ_{j_s} ($s=1, 2, \dots, n$) таких, что исходный автомат может находиться в состоянии a_j при наличии на входе хотя бы одного из входных сигналов, принадлежащих каждому из подмножеств λ_{j_s} .

"Расцепление" будем производить таким образом, чтобы полученный после "расцепления" автомат мог находиться в каждом из своих состояний только при наличии на входе сигналов, принадлежащих одному и тому же подмножеству λ_{j_s} . Полученный после "расцепления" автомат будет эквивалентен исходному автомату, и, кроме того, этот автомат будет обладать избыточностью в числе состояний по сравнению с исходным автоматом, которая в дальнейшем используется для коррекции ошибок.

Возьмем теперь состояния "расцепленного" автомата,

в которых этот автомат может находиться при входных сигналах из подмножества λ_i ($i=1, 2, \dots, n$), элементы кода $V \in \lambda_i$, где $V \in \lambda_i$ код с коррекцией ошибок, полученный преобразованием по $\text{mod } 2$ векторы d_i ко всем словам кода V с коэффициентом ρ ошибок, и вес d_i не превышает ℓ . (В том случае, когда код V групповой, $V \in \lambda_i$ являются смежными классами по модулю V).

При этом расстояние Хэмминга между любыми двумя эквивалентными состояниями "расцепленного" автомата, в которых этот автомат может находиться при одном и том же входном сигнале, не меньше $2\ell + 1$, и, следовательно, в "расцепленном" автомате может быть исправлена ℓ -кратная ошибка.

Оценим требуемую при использовании описанного метода длину кода (а, следовательно, и требуемый объем памяти избыточного автомата). Обозначим $N_A(\lambda_i)$ - число состояний на входе хотя бы одного из сигналов подмножества λ_i . Тогда, как показано в /1/, число элементов памяти, необходимых для исправления описанным методом ℓ -кратной ошибки или обнаружения 2ℓ -кратной ошибки в том случае, если код V групповой, определяются неравенствами:

$$\left[\max N_A(\lambda_i) \leq B(m, 2\ell + 1) \right] \log_2 n_i \leq \log_2 m \leq N_A(\lambda_i) \leq m \quad (1)$$

(Здесь $\lceil N \rceil$ - означает ближайшим большее N целое число; $B(m, 2\ell + 1)$ - число слов m -разрядного группового кода с исправлением ℓ ошибок). Оценка функции $B(m, 2\ell + 1)$ приведена в /2/.

Как видно из (1), объем памяти m , необходимый для коррекции ошибок описанным методом, существенно зависит от разбиения множества входных сигналов на непересекающиеся подмножества $\lambda_1, \lambda_2, \dots, \lambda_n$. В частности, если в качестве такого разбиения выбрано разбиение, при котором $n = 1$, то описанный выше метод коррекции ошибок совпадает с методом, предложенным в /3/. Множество всевозможных разбиений множества входных сигналов образует конечную струк-

туру /4/. Нижней границей для объема памяти m , определенным неравенствами (1), можно рассматривать как числовой оператор на этой структуре. Минимальные методы нахождения минимума этого оператора и оценки требуемого при этом перебора рассмотрены в работе /5/.

8. В качестве примера построим автомат с исправленным одиночной ошибкой, задаваемой таблицей переходов:

табл. I

Вход \ Состояние	x_1	x_2	x_3	x_4	x_5	x_6
a_1	a_2	a_3	a_1	a_4	a_6	a_4
a_2	a_4	a_6	a_5	a_2	a_3	a_1
a_3	a_2	a_5	a_3	a_4	a_6	a_4
a_4	a_2	a_6	a_5	a_4	a_3	a_1
a_5	a_2	a_3	a_5	a_4	a_6	a_1
a_6	a_4	a_6	a_5	a_2	a_3	a_4

Как видно на таблице I, оптимальным разбиением множества входных сигналов в данном случае является разбиение, при котором: $\lambda_1 = \{x_1, x_4\}$, $\lambda_2 = \{x_2, x_5\}$,

$$\lambda_3 = \{x_3\}, \lambda_4 = \{x_6\}; n_a(\lambda_1) = n_a(\lambda_2) = n_a(\lambda_3) = n_a(\lambda_4) = 2$$

и из (1) $m = 3$.

Так как для данного разбиения $n_\lambda(a_j) = 1$ ($j=2, 3, 5, 6$), $n_\lambda(a_j) = 2$ ($j=1, 4$), то "расщепленный" автомат может быть получен "расщеплением" состояний a_1 и a_4 на 2 состояния, которые обозначим a_{11} , a_{12} и a_{41} , a_{42} .

$$\text{Положим } V = \{000, III\}; d_1 = 000, d_2 = 0,01,$$

$a_3=010, a_4=100$. Тогда для исправления одиночной ошибки состояния "расщепленного" автомата можно зафиксировать следующим образом: $a_{11}=010, a_{12}=100, a_2=III, a_3=001, a_{41}=000, a_{42}=011, a_5=101, a_6=110$. Таким образом, в данном случае для исправления одиночной ошибки не потребовалось избыточных элементов памяти, в то время как при использовании метода, описанного в /3/, потребовалось бы 3 избыточных элемента памяти. Устранение избыточности удалось достигнуть за счет использования конкретных особенностей таблицы переходов синтезируемого автомата (табл. I).

4. Избыточность, требуемая для кодирования ошибок заданной кратности описанным выше методом в ряде случаев может быть несколько сокращена за счет использования информации о распределении ошибок на множестве элементов памяти автомата.

Пусть в автомате можно выделить множество из $m-m'$ элементов памяти, в которых могут возникнуть ошибки произвольной кратности (например, вследствие общности для них элементов цепей питания или синхронизации или наличия в комбинационной части устройства элементов, ошибки в которых приводят к многократным ошибкам в элементах памяти). Пусть кроме того ошибка в остальных m' элементах памяти носит независимый характер и имеет некоторую кратность e' . Тогда общая кратность ошибок $e = m - m' + e'$.

Автомат с исправлением такого рода ошибок может быть построен методом последовательной декомпозиции /6/ в виде последовательного соединения 2-х автоматов, содержащих соответственно $m-m'$ и m' элементов памяти. Число m элементов памяти избыточного автомата при этом определяется неравенствами:

$$\max n_a(\lambda_i) \leq B(m', 2e', 1) \quad (2)$$

$$\lceil \log_2 \max_i n_a(\lambda_i) \rceil \leq m - \lceil \log_2 n_2 \rceil \leq m'$$

- (где, как и ранее, $\{\lambda_1, \lambda_2, \dots, \lambda_{n_2}\}$ - выбранное разбиение множества входных сигналов).

Неравенства (2) являются обобщением неравенств (1) (при $m-m'=0$) и позволяют в общем случае показать требуемый объем памяти m по сравнению с неравенствами (1).

Из неравенств (2) следует, что, если m' есть минимальное число элементов памяти, необходимое для коррекции в заданном автомате ошибки кратности ℓ , и если число элементов памяти m автомата больше m' , то в оставшихся $m-m'$ элементах памяти могут быть исправлены ошибки произвольной кратности.

Кроме того, из неравенств (2) при $\ell'=0$ следует, что для исправления ошибки произвольной кратности в автомате достаточно иметь $\lceil \log_2 \max_i n_i \rceil$ абсолютно надежных элементов памяти; при этом общее число элементов памяти равно $m = \lceil \log_2 \max_i n_i \rceil + \lceil \log_2 n_1 \rceil$. В качестве разбиения $\{\lambda_1, \lambda_2, \dots, \lambda_{n_2}\}$ целесообразно выбрать разбиение, при котором n_1 равно числу входных сигналов, так как при этом разбиении величина $\lceil \log_2 \max_i n_i \rceil$ достигает минимума.

Наличие весьма небольшого числа абсолютно надежных элементов памяти в ряде случаев может привести к весьма резкому снижению избыточности для коррекции ошибок заданной кратности. Так для автомата, задаваемого таблицей переходов табл. 1, при описанном в п.3 разбиении множества входных сигналов как видно из (2), то есть коррекция 2-х кратных ошибок не требует избыточных элементов памяти при наличии 1 абсолютно-надежного элемента памяти. (Без абсолютно надежного элемента памяти потребовалось бы в данном случае для коррекции 2-х кратной ошибки 2 избыточных элемента памяти).

5. Описанные выше методы построения конечных автоматов с исправлением ошибок, использующие корректирующие коды становятся эффективными при достаточно больших длинах кодов, то есть при достаточно большом числе состояний исходного автомата. В связи с этим целесообразно запрограммировать эти методы на ЦМ. В /5/ описаны программы для ЦМ К-20

вида оптимального разбиения множества входных сигналов, "распределения" состояний исходного автомата и кодированная состояния "распределенного" автомата для коррекции ошибок методом, рассмотренным в п.3. Эти программы содержат соответственно 1160, 178, 423 команд. Программы были проверены для автоматов с числом состояний, не превышающим 100, и числом входов, не превышающим 10. Время реализации этих программ на ЦМ К-20 для автомата с 100 состояниями и 10 входами в режиме исправления одиночной ошибки составляет соответственно 560 сек, 110 сек, 90 сек.

Л и т е р а т у р а

1. Карповский М.Г. "Конечные автоматы с обнаружением и исправлением ошибок". "Методы вычислений", вып. 5, 1967, изд. ИГУ.
2. Питерсон. "Коды, исправляющие ошибки". ИИР, 1964.
3. Гаврилов М.А. "Структурная избыточность и надежность реальных устройств". Труды I-го Международного конгресса ИИИИ том 3, АН СССР, 1961.
4. Енригоф С. "Теория структур". ИЛ, М, 1962.
5. Карповский М.Г., Казят М.В., Ружанский В.И. "Некоторые машинные алгоритмы кодирования и минимизации автоматов с коррекцией ошибок". "Методы вычислений", вып. 5, 1967, изд. ИГУ.
6. Yoely "A Cascade Decomposition of Sequential Machines" *Trans IRE, EC-10, N4, 1961.*